

FATİH KELEŞ

DR.ÖĞR.ÜYESİ

E-posta : fkeles@istanbul.edu.tr

İş Telefonu : [+90 212 473 7070](tel:+902124737070)

Fax Telefonu : [+90 212 473 7180](tel:+902124737180)

Adres : İstanbul Üniversitesi-Cerrahpaşa, Mühendislik Fakültesi, Bilgisayar Mühendisliği Bölümü, Avcılar-İstanbul

Öğrenim Bilgisi

Doktora 2003 - 2010	Yıldız Teknik Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Anabilim Dalı, Türkiye
Yüksek Lisans 2000 - 2003	Yıldız Teknik Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Anabilim Dalı, Türkiye
Lisans 1996 - 2000	Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği, Türkiye

Yaptığı Tezler

Doktora, Eşikaltı FGMOS Transistorlar ile Düşük Gerilimde Çalışan Analog YSA Devre Bloklarının Tasarımı, Yıldız Teknik Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Anabilim Dalı, 2010

Yüksek Lisans, FGMOS Transistorlarla Nöron Tasarımı ve Sınıflayıcı Uygulamaları, Yıldız Teknik Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Anabilim Dalı, 2003

Akademik Unvanlar / Görevler

Dr.Öğr.Üyesi 2018 - Devam Ediyor	İstanbul Üniversitesi-Cerrahpaşa, Mühendislik Fakültesi, Bilgisayar Mühendisliği Bölümü
Dr.Öğr.Üyesi 2018 - 2018	İstanbul Üniversitesi, Mühendislik Fakültesi, Bilgisayar Mühendisliği Bölümü
Yrd.Doç.Dr. 2011 - 2018	İstanbul Üniversitesi, Mühendislik Fakültesi, Bilgisayar Mühendisliği Bölümü
Araştırma Görevlisi 2001 - 2011	Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Bilgisayar Mühendisliği Bölümü

Desteklenen Projeler

- Aydın M. A. , Yağcı M. Y. , İsenkul M. E. , Keleş F. , Güven E. Y. , Turna Ö. C. , Gürkaş Aydın G. Z. , Özçelep Y. , Aksu D. , Kalkınma Ajansı, Nesnelerin İnterneti Ekosistemi Güvenlik Test ve Değerlendirme Merkezi, 2018 - 2020

2. KELEŞ F., Diğer Resmi Kurumlarca Desteklenen Proje, Eşikaltı FGMOS Transistörler ile Analog YSA Devre Bloklarının Tasarımı, 2008 - 2011

Jüri Üyelikleri

Tez Savunma (Yüksek Lisans), Tez Savunma, Yıldız Teknik Üniversitesi, Nisan, 2019
Doktora Yeterlik Sınavı, Doktora Yeterlik Sınavı, Yıldız Teknik Üniversitesi, Nisan, 2019
Doktora Yeterlik Sınavı, Doktora Yeterlik, Yıldız Teknik Üniversitesi, Kasım, 2016
Doktora Yeterlik Sınavı, Doktora Yeterlik, Yıldız Teknik Üniversitesi, Ekim, 2015
Tez Savunma (Yüksek Lisans), Tez Savunma, Yıldız Teknik Üniversitesi, Ağustos, 2013

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

1. **Ultra low power wide range four quadrant analog multiplier**
KELEŞ S., Keles F.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.102, ss.491-500, 2020 (SCI İndekslerine Giren Dergi)
2. **Design of a touch sensation application including surface tension sample using a haptic device in engineering education**
Ustunel H., Keles F.
COMPUTER APPLICATIONS IN ENGINEERING EDUCATION, cilt.27, ss.344-350, 2019 (SCI İndekslerine Giren Dergi)
3. **Square root circuit using FGMOS translinear principle**
KELEŞ S., Keles F., Kuntman H. H.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.98, ss.101-107, 2019 (SCI İndekslerine Giren Dergi)
4. **A New FGMOS FDCCII and Filter Applications**
Keles S., Kacar F., Kuntman H., Keles F.
INFORMACIJE MIDEM-JOURNAL OF MICROELECTRONICS ELECTRONIC COMPONENTS AND MATERIALS, cilt.44, ss.242-253, 2014 (SCI İndekslerine Giren Dergi)

Diğer Dergilerde Yayınlanan Makaleler

1. **A New FGMOS UCCII and SIMO Type Universal Filter Application**
KELEŞ S., Keles F., Kuntman H. H.
ELECTRICA, cilt.19, ss.128-134, 2019 (ESCI İndekslerine Giren Dergi)
2. **Low Voltage Low Power Neuron Circuit Design Based On Subthreshold FGMOS Transistors**
KELEŞ F., Yıldırım T.
Journal of Engineering and Natural Sciences, ss.170-177, 2011 (Hakemli Üniversite Dergisi)

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

1. **Security Problems and Attacks on Smart Cars**
OKUL S., Aydın M. A., Keles F.
1st International Telecommunications Conference (ITelCon), İstanbul, Türkiye, 28 - 29 Aralık 2017, cilt.504, ss.203-213
2. **Implementation of Change Point Detection Algorithm in the Analysis of Security Attacks in Smart Cars**
OKUL Ş., Aydın M. A., Keles F.

3rd International Conference on Computer Science and Engineering, UBMK 2018, Sarajevo, Bosna-Hersek, 20 - 23 Eylül 2018, ss.157-160

3. **Large Data Analysis of Fast Moving Consumer Market Using Hadoop / MapReduce Technology**

Çetinkaya S., KELEŞ F.

International Artificial Intelligence and Data Processing Symposium (IDAP'16), Malatya, Türkiye, 17 - 18 Eylül 2016, ss.317-321

4. **Low Voltage Low Power Neuron Circuit Design Based On Subthreshold FGMOS Transistors and XOR Implementation**

KELEŞ F., Yıldırım T.

XIth International Workshop on Symbolic and Numerical Methods, Modeling and Applications to Circuit Design - SM2ACD'2010, Tunus, 1 - 04 Ekim 2010, no.11, ss.1-5

5. **Pattern Recognition Using N- Input Neuron Circuits Based on Floating Gate MOS Transistors**

KELEŞ F., Yıldırım T.

International IEEE Region 8 Conference EUROCON 2009, Rusya, 1 - 04 Mayıs 2009, no.8, ss.224-229

6. **Floating gate MOS transistor based low voltage neuron design and XOR problem implementation**

KELEŞ F., Avcı M., Yıldırım T.

Proceedings of International Conference on Electrical and Electronics Engineering ELECO'2003, Türkiye, 1 - 04 Aralık 2003, no.3, ss.41-45

Verdiği Dersler

Devreler ve Sistemler, Lisans, 2018 - 2019, 2019 - 2020, 2020 - 2021

Elektronik Devreler, Lisans, 2018 - 2019

Gömülü Sistemler ve Uygulamaları, Lisans, 2018 - 2019

Gömülü Sistem Tasarımı, Yüksek Lisans, 2019 - 2020

Veri Madenciliği, Yüksek Lisans, 2019 - 2020

Bilgisayar Organizasyonu ve Tasarımı, Lisans, 2018 - 2019

Gömülü Sistem Tasarımı, Yüksek Lisans, 2018 - 2019

Elektronik Devreler, Lisans, 2014 - 2015, 2015 - 2016, 2016 - 2017, 2017 - 2018

Gömülü Sistemler ve Uygulamaları, Lisans, 2014 - 2015, 2015 - 2016, 2016 - 2017, 2017 - 2018

Bilgisayar Organizasyonu ve Tasarımı, Lisans, 2017 - 2018

Gömülü Sistem Tasarımı, Yüksek Lisans, 2014 - 2015, 2015 - 2016, 2016 - 2017, 2017 - 2018

Devreler ve Sistemler, Lisans, 2013 - 2014, 2014 - 2015, 2015 - 2016, 2016 - 2017, 2017 - 2018

Devreler ve Sistemler, Lisans, 2013 - 2014, 2014 - 2015, 2015 - 2016, 2016 - 2017

Elektronik Devreler, Lisans, 2012 - 2013, 2013 - 2014

Gömülü Sistemler ve Uygulamaları, Lisans, 2012 - 2013, 2013 - 2014

Gömülü Sistem Tasarımı, Yüksek Lisans, 2013 - 2014

Gömülü Sistemler ve Uygulamaları, Lisans, 2012 - 2013

Elektronik Devreler, Lisans, 2012 - 2013

Devreler ve Sistemler, Lisans, 2012 - 2013

Devreler ve Sistemler, Lisans, 2012 - 2013

Elektronik Devreler, Lisans, 2011 - 2012

Mikroişlemciler, Lisans, 2011 - 2012

Gömülü Sistemler ve Uygulamaları, Lisans, 2011 - 2012

Devre Teorisi, Lisans, 2011 - 2012

Yönetilen Tezler

KELEŞ F., Araçlar Arası Güvenlik Teknolojileri, Doktora, Ş.Okul(Öğrenci), Devam Ediyor

KELEŞ F., Akıllı Araçlarda Güvenlik Ataklarının Analizi, Yüksek Lisans, Ş.Okul(Öğrenci), 2018

KELEŞ F., Hadoop/Mapreduce Teknolojisi Kullanılarak Hızlı Tüketim Sektöründe Büyük Veri Analizi, Yüksek Lisans, S.Çetinkaya(Öğrenci), 2016

Bilimsel Hakemlikler

TÜBİTAK Projesi, Ocak 2019

TÜBİTAK Projesi, Nisan 2018

TÜBİTAK Projesi, Nisan 2018

TÜBİTAK Projesi, Ocak 2018

Turkish Studies Academic Journal, Hakemli Bilimsel Dergi, Eylül 2017

TÜBİTAK Projesi, Ocak 2017

TÜBİTAK Projesi, Kasım 2016

Sinyal İşleme Uygulamaları SİU, Hakemli Bilimsel Dergi, Mayıs 2016

TÜBİTAK Projesi, Mart 2016

TÜBİTAK Projesi, Şubat 2016

TÜBİTAK Projesi, Aralık 2015

TÜBİTAK Projesi, Temmuz 2015

TÜBİTAK Projesi, Temmuz 2015

Sinyal İşleme Uygulamaları SİU, Diğer Dergiler, Mayıs 2015

Sinyal İşleme Uygulamaları SİU, Diğer Dergiler, Şubat 2014

Turkish Journal of Electrical Engineering & Computer Science, SCI Kapsamındaki Dergi, Ocak 2012

International Journal of Electronics, SCI Kapsamındaki Dergi, Mayıs 2011

Araştırma Alanları

Bilgisayar Bilimleri, Algoritmalar, Benzetim ve Modelleme, Donanım, Mantıksal Tasarım , Mikroprogramlama ve Kontrol Yapısı , Tümlleşik Devreler , Yapay Zeka, Bilgisayarda Öğrenme ve Örüntü Tanıma, Örüntü Tanıma ve Görüntü İşleme , Sinirsel Ağlar , Elektrik-Elektronik Mühendisliği, Elektronik, Baskı Devreler, İnce Film, Kalın Film ve Hibrid Tümlleşik Devreler, Devre Kuramı , Elektronik Devreler , MEMS, Yarı İletken Malzeme ve Aygıtlar , Mühendislik ve Teknoloji